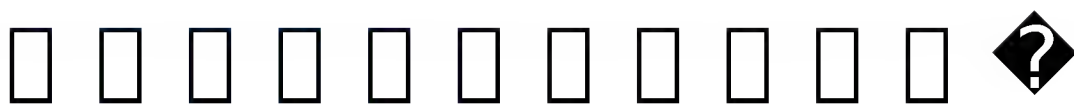
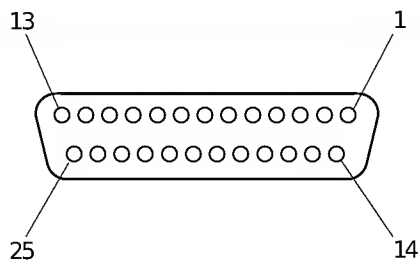


HITACHI FLORA



FLORA

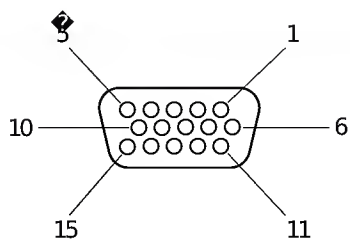


ピン	名前	ビット	説明
1	STROBE-N	DATA0	データ0
2	DATA0	DATA1	データ1
3	DATA1	DATA2	データ2
4	DATA2	DATA3	データ3
5	DATA3	DATA4	データ4
6	DATA4	DATA5	データ5
7	DATA5	DATA6	データ6
8	DATA6	DATA7	データ7
9	DATA7	ACKLG-N	ACK
10	ACKLG-N	BUSY	バスビジー
11	BUSY	PE	ペリフェラルエラー
12	PE	SLCT	スレーブ選択
13	SLCT	AUTO FD-N	自動フォーマット
14	AUTO FD-N	ERROR-N	エラー
15	ERROR-N	INT-N	中断
16	INT-N	SLCT1-N	スレーブ1選択
17	SLCT1-N	DC1/DC3	電源
18-25	GND		グランド

ピン : 1-25ピン

ヒント

1 - N : 1-25ピン



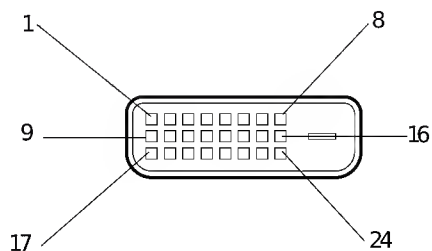
Pin	Signal	Color	Level
1	R	Red	5V
2	G	Green	5V
3	B	Blue	5V
4	NC		—
5	GND	Black	—
6	R-GND	Red	—
7	G-GND	Green	—
8	B-GND	Blue	—
9	+5V	Yellow	5V
10	GND	Black	—
11	NC		—
12	SDA	White	5V
13	HSYNC	White	5V
14	VSYNC	White	5V
15	SCL	White	5V

ヒント

0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

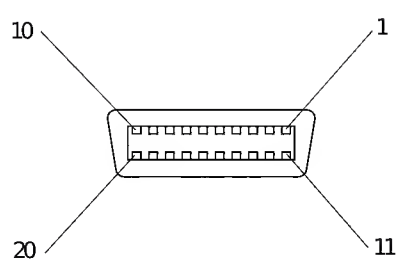


DM □ □ □ □ □



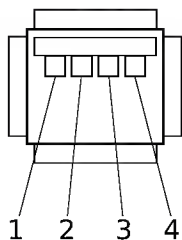
Pin	Signal	Signal
1	T.M.D.S. Data2-	T.M.D.S. □ □ □ 2-
2	T.M.D.S. Data2+	T.M.D.S. □ □ □ 2+
3	T.M.D.S. Data2 SHIELD	T.M.D.S. □ □ □ 2□ □ □ □
4	Reserve	□ □ □ □
5	Reserve	□ □ □ □
6	DDC Clock	DDC□ □ □ □
7	DDC Data	DDC□ □ □
8	No Connect	□ □ □
9	T.M.D.S. Data1-	T.M.D.S. □ □ □ 1-
10	T.M.D.S. Data1+	T.M.D.S. □ □ □ 1+
11	T.M.D.S. Data1 SHIELD	T.M.D.S. □ □ □ 1□ □ □ □
12	Reserve	□ □ □ □
13	Reserve	□ □ □ □
14	+5V Power	+5V□ □
15	Ground(for +5V)	□ □ □ □ (+5V□ □ □ □
16	Hot Plug Detect	□ □ □ □ □ □ □ □
17	T.M.D.S. Data0-	T.M.D.S. □ □ □ 0-
18	T.M.D.S. Data0+	T.M.D.S. □ □ □ 0+
19	T.M.D.S. Data0 SHIELD	T.M.D.S. □ □ □ 0□ □ □ □
20	Reserve	□ □ □ □
21	Reserve	□ □ □ □
22	T.M.D.S. Clock SHIELD	T.M.D.S. □ □ □ □ □ □ □ □
23	T.M.D.S. Clock+	T.M.D.S. □ □ □ □ +
24	T.M.D.S. Clock-	T.M.D.S. □ □ □ □ -

DFP



Pin	Signal	Function	Notes
1	TX1 +	TMS (G) 00000000	00
2	TX1 -	TMS (G) 000000 -0	00
3	TX1 SHIELD	TMS 0000	—
4	TXC SHIELD	TMS 0000	—
5	TXC +	TMS 000000000000	00
6	TXC -	TMS 0000000000 -0	00
7	GND	DDC 000 GND	—
8	+5VDC	DDC 000 +5V	00
9	Reserved	00	—
10	Reserved	00	—
11	TX2 +	TMS (R) 00000000	00
12	TX2 -	TMS (R) 000000 -0	00
13	TX2 SHIELD	TMS 0000	—
14	TX0 SHIELD	TMS 0000	—
15	TX0 +	TMS (B) 00000000	00
16	TX0 -	TMS (B) 000000 -0	00
17	Reserved	00	—
18	SENSE	0000000000	00
19	DDC / SDA	DDC 000	000
20	DDC / SCL	DDC 000	00

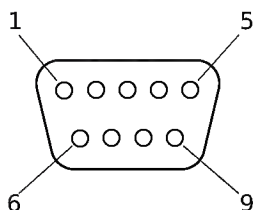
USB



Pin	Signal	Color	Wiring
1	+5V	Green	Green
2	DATA-	Blue	Blue
3	DATA+	Red	Red
4	GND	White	White

ヒント

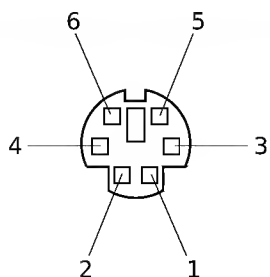
USB Universal Serial Bus



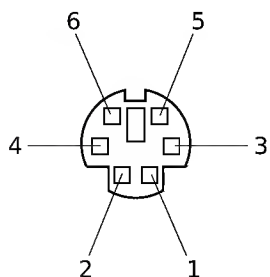
Pin	Signal	Color	Wiring
1	DxD	Green	Green
2	RD	Blue	Blue
3	TD	Red	Red
4	DTR	White	White
5	GND	Black	Black
6	DSR	Yellow	Yellow
7	RTS	Purple	Purple
8	CTS	Brown	Brown
9	RI	Pink	Pink

ヒント

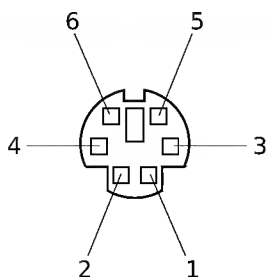
D-subminiature



Pin	Signal	Width (mm)	Length (mm)
1	DATA (K/B)	0.127	0.127
2	NC	0.127	—
3	GND	0.127	—
4	+5V *	0.127	0.127
5	Clock (K/B)	0.127	0.127
6	NC	0.127	—

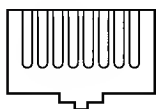


Pin	Signal	Width (mm)	Length (mm)
1	DATA (M5)	0.127	0.127
2	NC	0.127	—
3	GND	0.127	—
4	+5V	0.127	0.127
5	Clock (M5)	0.127	0.127
6	NC	0.127	—

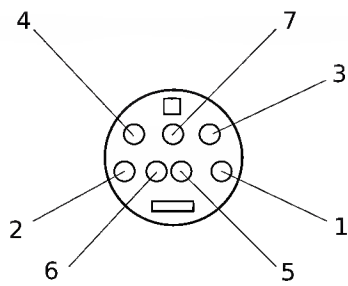


Pin	Signal	Color	Wiring
1	DATA (M)	Blue	Blue
2	DATA (K)	Orange	Orange
3	GND	Green	Green
4	+5V	Red	Red
5	Clock (M)	Blue	Blue
6	Clock (K)	Orange	Orange

LAN



Pin	Signal	Color	Wiring
1	TD+	Blue	Blue
2	TD-	Orange	Orange
3	RD+	Green	Green
4	GND	Blue	Blue
5	GND	Orange	Orange
6	RD-	Red	Red
7	GND		
8	GND		



□ □	□ □ □	□ □
1	GD	—
2	GD	—
3	Y□ □	□ □
4	C□ □	□ □
5	□ □	—
6	□ □	—
7	□ □ □ □ □ □ □	□ □